ФОРМУЛА КОРИСНОЇ МОДЕЛІ

Формувач одиночної восьмиімпульсної кодової серії імпульсів з налаштованими часовими параметрами, який містить спільне джерело живлення (Е); перший і другий двійкові лічильники зі входами подачі тактових імпульсів і входом асинхронної установки лічильників у нульовий стан, перший з яких реверсивний, налаштований на режим віднімання, зі входом дозволу синхронного паралельного завантаження і входами подачі змінних, що завантажуються, входом дозволу режиму лічби, виходом переповнення; два інвертори; тригер зі входами установки у нульовий стан і одиницю; елементи І; чотиривходовий елемент АБО, три входи якого з'єднано з другим, третім і четвертим виходами першого лічильника, ланцюжок, що складається з послідовно з'єднаних резистора і конденсатора, підключеного до джерела живлення, загальна точка яких з'єднана з першим входом першого елемента І, вихід якого з'єднано зі входом асинхронної установки лічильників у нульовий стан, який відрізняється тим, що містить чотирирозрядний цифровий компаратор; **другий чотиривходовий елемент АБО; кнопку, що працює на замикання, другий і** третій резистори, перші виводи яких з'єднані з плюсом джерела живлення; другий вивід другого резистора утворює вивід рівня логічної одиниці ("1"), другий вивід третього резистора з'єднано зі входом S RS-тригера і першим контактом кнопки, другий контакт кнопки з'єднано з загальною точкою (мінусом джерела живлення), яка утворює вивід рівня логічного нуля (**"0"**); вхід першого інвертора з'єднано з виходом першого (молодшого) розряду першого лічильника, а його вихід з'єднано з першим входом першого чотиривходового елемента АБО, вихід першого чотиривходового елемента АБО з'єднано зі входом дозволу лічби другого лічильника і першим входом третього елемента І, другий вхід третього елемента І з'єднано з виходом переповнення першого лічильника, вихід третього елемента І з'єднано зі входом дозволу режиму завантаження першого лічильника; вихід переповнення другого лічильника з'єднано з його входом дозволу режиму завантажения;

входи другоїгрупи входів компаратора з'єднано з відповідними виходами другого лічильника; перший, другий і третій входи другого чотиривходового елемента АБО з'єднано з прямими виходами другого лічильника, четвертий – з виходом другого інвертора; перший і третій керуючі входи компаратора з'єднано з рівнем логічного нуля, другий керуючий вхід з'єднано з рівнем логічної одиниці, перший вихід компаратора утворює вихід формувача.

Ректор М. В. Нечипорук